DE 2425626

1/9/2

DIALOG(R)File 351:Derwent WPI (c) 2003 Thomson Derwent. All rts. reserv. 001340213 WPI Acc No: 1975-N4150W/197551

Multilayer encapsulation for semiconductors - has glass ceramic covering S-C surface and filling cavities to ensure rigidity

Patent Assignee: STANDARD ELEKTRIK L (INTT)
Number of Countries: 001 Number of Patents: 001

Patent Family:

Patent No Kind Date Applicat No Kind Date Week
DE 2425626 A 19751211 197551 B

Priority Applications (No Type Date): DE 2425626 A 19740527

Abstract (Basic): DE 2425626 A

The multilayer encapsulation, for semiconductors, has the separate s-c components located in recesses in a substrate with their active surfaces upwards. The s-c components' contact surfaces are bonded to the substrate's terminal conductors. Glass ceramic is used to cover the surfaces and to fill up the cavities. The glass ceramic has a melting point below 430 deg.C and a coefficient of thermal expansion of 50-80. 10-7. Its composition by weight is: 76.5% PbO, 10% ZnO, 9% B2O3, 1% Al2O3, 1% SiO2, 1.5% Ba(NO3)2 and 0.6% BaO. The glass ceramic ensures mechanical rigidity and good thermal conduction.

Title Terms: MULTILAYER; ENCAPSULATE; SEMICONDUCTOR; GLASS; CERAMIC; COVER; SURFACE; FILL; CAVITY; ENSURE; RIGID

Derwent Class: U11; U12

International Patent Class (Additional): H01L-023/08

File Segment: EPI

19 BUNDESREPUBLIK DEUTSCHLAND



Offenlegungsschrift 24 25 626

① ② ②

Aktenzeichen:

P 24 25 626.6-33

Anmeldetag:

27. 5.74

43

Offenlegungstag:

11. 12. 75

30

Unionspriorität:

32 33 31

54)

Bezeichnung:

Flachgepackte verkapselte Festkörperbauelemente

7

Anmelder:

Standard Elektrik Lorenz AG, 7000 Stuttgart

(2)

Erfinder:

Weißert, Herbert, 7144 Asperg; Fischer, Dieter, Dipl.-Ing., 7251 Hemmingen; Wahl, Rudolf, Dipl.-Chem. Dr., 7000 Stuttgart

Prüfungsantrag gem. § 28b PatG ist gestellt

Flachgepackte verkapselte Festkörperbauelemente

Die Erfindung betrifft flachgepackte, in Glaskeramik verkapselte Festkörperbauelemente, insbesondere Halbleiterbauelemente, die machanisch fest mit dem Substrat verbunden sind und die aufgrund ihrer Bauweise in mehreren Lagen als "Multilayer" ausgeführt werden können.

Die Verkapselung von Halbleiterbauelementen sowie von integrierten Schaltungen zum Schutz gegen äußere Einflüsse ist hinlänglich bekannt. So wird z.B. in der DT-AS 1 279 798 eine flachgepackte integrierte Schaltung beschrieben, die nach einem Verfahren hergestellt wird, bei dem zunächst die Zuleitungen mit den Anschlußstellen der integrierten Schaltung verbunden werden, die integrierte Schaltung zwischen einer oberen und einer unteren Bedeckung mit mindestens einer Schicht aus hochschmelzendem glasartigem Material untergebracht wird und mit Ausnahme der nach außen reichenden Enden der Zuleitungen mit einer niedrigschmelzenden glasartigen Substanz umgeben wird, die nach einer Wärmebehandlung zum Zwecke des Schmelzens und Aushärtens eine vollständige Umhüllung und Verbindung zwischen den hochschmelzenden Glasteilen und der integrierten Schaltung herstellt.

19. 4. 74, Dr.Rl./kn

- 2 -

Ferner ist ein Verfahren zur Herstellung einer hermetisch eingeschlossenen Halbleiteranordnung bekannt (DT-AS 1 186 951), nach der der Halbleiterkörper auf einer isolierenden Fläche des Trägerplättchens mit einem isolierenden Klebstoff befestigt wird, dessen Wärmeausdehnungskoeffizient in der gleichen Größenordnung wie derjenige des Halbleiterkörpers und der ihn tragenden Fläche liegt und der gegen die am Halbleiterkörper durchgeführten Verfahrensmaßnahmen unempfindlich ist.

Ein glasumhülltes Halbleiterelement ist auch aus der GB-PS 721 201 bekannt. Dort wird ein Halbleiterelement in einer glasigen Verkapselung eingehüllt, die aus Glasmasse besteht und bei der die Verbindung zwischen dem Halbleiterelement und dem Anschluß durch diese Glasmasse und einen speziellen Abdichttropfen bewirkt wird.

In der DT-OS 1 589 026 ist außerdem ein glasumhüllter, eine oder mehrere integrierte Schaltungen in Dünnfilmtechnik ent-haltender elektrischer Baustein bekannt, bei dem ein Schaltungsfilm von einem Glasmantel umgeben ist, der von einem den Schaltungsfilm aufnehmenden Glassubstrat und zwei Glasschichten gebildet ist.

Neben den Glasverkapselungen sind auch Verkapselungen aus Kunststoff bekannt. Der Zweck dieser Maßnahmen ist immer derselbe: Schutz des Bauelementes bzw. der daraus hergestellten Schaltungen gegen äußere Einflüsse. Damit ergeben sich aber an die Verkapselung im Hinblick auf den Verwendungszweck des Halbleiterelementes bestimmte Anforderungen. Zum einen muß die Umhüllung, wenn sie entsprechenden Schutz gegen äußere Einwirkungen wie Schlag oder Stoß geben soll, eine bestimmte Festigkeit besitzen. Zum anderen machen sich bei der hermetischen Abdichtung Nachteile im Hinblick auf ungünstige ther-

mische Eigenschaften bemerkbar. Es bedarf spezieller Maßnahmen, um eine Kühlung zu bewirken. Das wiederum erfordert
erheblichen konstruktiven Aufwand, der sich dann in den
Kosten niederschlägt. Ein dritter wesentlicher Punkt ist die
Raumerfüllung, die bei der Herstellung von sogenannten Multichip-Schaltungen eine Rolle spielt.

So ist zwar aus der DT-PS 1 180 067 ein Verfahren zum Kontaktieren von Halbleiteranordnungen und zum Anbringen von Zuleitungen bekannt, bei dem die einzelnen Halbleiteranordnungen
in die Aussparungen von Isolierplatten versenkt werden. Die
Gesamtanordnung ist damit flach, es fehlt aber der Schutz gegen
äußere Einflüsse und die verbesserte Wärmeabfuhr.

Der Erfindung liegt damit die Aufgabe zugrunde, Halbleiterbauelemente so zu verkapseln, daß sie durch ihren Einbau mechanisch fest mit dem Substrat verbunden sind und daß gleichzeitig eine gute Wärmeableitung gegeben ist. Diese Aufgabe wird durch die im Anspruch 1 genannte Erfindung gelöst.

Während Multichip-Schaltungen mit Beamlead-Elementen in der Regel auf mit Leiternetzwerken versehenen Keramiksubstraten mit der aktiven Seite nach unten aufgebondet werden, werden nach der Erfindung die Bauelemente im Keramiksubstrat mit der aktiven Seite nach oben versenkt und nach dem Herstellen einer Bondverbindung zwischen den Kontaktflächen des Bauelements und den Anschlußleitern des Keramiksubstrats in Glaskeramik eingeschmolzen, so daß eine sehr flache Schaltung entsteht, die gegen äußere Einflüsse geschützt ist und gute Wärmeableitung besitzt. Außerdem besteht die Möglichkeit, eine Gesamtanordnung in mehreren Lagen übereinander platzsparend als Multilayer auszuführen.

In der Fig. 1 wird ein Schnitt durch ein erfindungsgemäß verkapseltes Halbleiterbauelement gezeigt. Dabei sitzt das Halbleiterplättchen 1 mit seiner aktiven Seite 2 nach oben in dem Keramiksubstrat 4 und ist bei 6 an den Anschlüssen 3 auf die die Substratmetallisierung 7 gebondet. Die Anschlüsse 3 und das Halbleiterplättchen 1 sind dabei in Glaskeramik 5 eingehüllt.

Wesentlich ist bei dem erfindungsgemäßen verkapselten Halb-leiterbauteil die Verwendung von Glaskeramik als Verkapselungs-material. Dabei ist die Auswahl so zu treffen, daß die Glaskeramik unter 450° C schmilzt, vorzugsweise unter 370° C, und daß der Ausdehnungskoeffizient $50-80\cdot 10^{-7}$ beträgt. Eine Glaskeramik, die diesen Anforderungen entspricht, besitzt die folgende Zusammensetzung: 76.5 Gew.-Teile PbO, 10 Gew.-Teile ZnO, 9 Gew.-Teile B $_2$ O $_3$, 1 Gew.-Teil Al $_2$ O $_3$, 1 Gew.-Teil SiO $_2$, 1.5 Gew.-Teile Ba (NO $_3$) $_2$ bzw.O,9 Gew.-Teile BaO.

Von Bedeutung ist außerdem der Zusatz von bestimmten Mineralien wie Cordierit oder Zirkoniumsilikat, die sich in der Glaskeramik in nicht nennenswertem Maße lösen, als Füllmittel, da hierdurch eine Beschleunigung der Kristallisation und als Folge davon eine feinere Verteilung der Kriställchen erreicht wird. Das ist in doppelter Hinsicht vorteilhaft. Zum einen bleiben glasige und kristalline Bereiche erhalten, die für die Restströme von Bedeutung sind, zum anderen verleiht die fein verteilte Kristallisation der Glaskeramik höhere Festigkeit. Weitere geeignete Füllstoffe sind SiO2-Modifikationen wie z.B. amorphes Quarzglas, Cristobalit oder Tridymit. Sie können für sich oder gemischt mit den erstgenannten Füllstoffen verwendet werden.

Ein weiterer Vorteil der nach der Erfindung verkapselten Halbleiterbauelemente liegt in der guten Kühlung der aktiven Zone

über die Glaskeramik, so daß sich zusätzliche Kühlvorrichtungen erübrigen.

Aus der besseren Abführung der Wärme folgt wiederum die Herabsetzung der Sperrschichttemperatur und eine höhere thermische Belastbarkeit des Halbleiterelementes.

- 5 Patentansprüche
- 1 Bl. Zeichnungen, 1 Fig.

Patentansprüche

- 1. Flachgepackte verkapselte Festkörperbauelemente, bei denen das einzelne Bauelement mit seiner aktiven Seite nach oben in der Vertiefung eines mit Anschlußleitern versehenen Substrats eingelassen ist, die Kontaktflächen des Bauelements mit den Anschlußleitern in einer Ebene liegen und mit diesen durch Bonden verbunden sind, dadurch gekennzeichnet, daß zum Ausfüllen der Hohlräume und zum Bedecken der Oberfläche Glaskeramik aufgebracht wird.
- 2. Festkörperbauelemente nach Anspruch 1, dadurch gekennzeichnet, daß die umhüllende Glaskeramik einen Schmelzpunkt unter 430°C besitzt und ihr Ausdehnungskoeffizient bei 50 80 · 10⁻⁷ liegt.
- 3. Festkörperbauelemente nach Ansprüchen 1 und 2, dadurch gekennzeichnet, daß die Glaskeramik aus 76,5 Gew.-Teilen PbO, 10 Gew.-Teilen ZnO, 9 Gew.-Teilen B₂O₃, I Gew.-Teil Al₂O₃, 1 Gew.-Teil SiO₂, 1,5 Gew.-Teilen Ba(NO₃)₂ bzw. O,9 Gew.-Teilen BaO besteht.
- 4. Festkörperbauelemente nach Anspruch 3, dadurch gekennzeichnet, daß der Glaskeramik als Füllstoffe zugesetzt sind: niedrigdehnende Mineralien wie Cordierit oder Zirkoniumsilikat, die sich in der Glaskeramik nicht in nennenswertem Maß lösen, SiO₂-Modifikationen wie amorphes Quarzglas, Cristobalit oder Tridymit oder Gemische der genannten Stoffe.

5. Festkörperbauelemente nach Anspruch 4, dadurch gekennzeichnet, daß die Korngrößenverteilung der Füllstoffe im Berreich von 5 um bis 100 um dergestalt ist, daß sich in der Glaskeramik eine möglichst dichte Packung der Füllstoffkörner untereinander ergibt.

, **8** Leerseite

